

## PSAD - Plano Semestral de Atividades Docentes: 2014/1

Dados Cadastrais	
<b>Campus:</b>	Florianópolis
<b>Departamento:</b>	Departamento Acadêmico de Eletrônica
<b>Nome:</b>	Andre Luís Dalcastagne
<b>Regime de trabalho:</b>	40 horas DE
<b>Efetivo:</b>	Sim
<b>Afastamento:</b>	Não
<b>Área principal de atuação:</b>	ELETRÔNICA
<b>Titulação:</b>	Doutor

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Ensino	10	4. Administração e Representação	20
2. Didático pedagógicas	4	5. Complementares	0
3. Pesquisa e Extensão	6	6. Capacitação	0

1. Atividades de ensino				
1.1 Aulas				
Curso	Componente Curricular	Duração Aula (Minutos)	Número de aulas no semestre	CH Semanal Calculada
Curso Superior de Tecnologia em Sistemas Eletrônicos	Processamento Digital de Sinais	55	80	4.00

Subtotal: 4

1.2 Aulas de componentes curriculares novas (não informado)		
1.3 Atividades não incluídas acima - com atendimento de alunos		
Tipo	Informações adicionais	CH Semanal
Atendimento extra-classe a discentes		2
Orientação de monografia	Alexandre Dotto	2
Orientação de trabalho de conclusão de curso	Juliano da Veiga Mello	1
Orientação de trabalho de conclusão de curso	Lucas Moacir de Souza	1

Subtotal: 6

2. Atividade didático pedagógicas	
Atividade	CH Semanal
Atividade didático pedagógicas	2
Reuniões Pedagógicas	2.00

Subtotal: 4

3. Pesquisa e Extensão			
3.1 Pesquisa			
Aluno(s)	Documento aprovação	Título do Projeto	CH Ssemanal
Alexandre José Muller Kegler, Matheus Fischer, Bruno Machado Pacheco	Coordenador de projeto aprovado na chamada MEC/SETEC/CNPq N° 94/2013, termo de aceitação nº 0063288874655932	Desenvolvimento de Cabeçote de Corte com Tecnologia de Foco Automático em Alta Velocidade Para Máqui	4

**Subtotal: 4**

### 3.2 Extensão

Aluno(s)	Documento aprovação	Título do Projeto	CH Ssemanal
Sérgio Luiz Martins Junior; Marcos Vinícius Leal da Silva; Vinícius Botelho Souza	Projeto aprovado na chamada MEC/SETEC/CNPq N ° 94/2013	Desenvolvimento de um Sistema de Inspeção de Corrosão em Tempo Real em Placas de Circuito Impresso	2

**Subtotal: 2**

## 4. Atividades Administrativas e de Representação

### 4.1 Administração

Portaria	Função	CD/FG	CH Semanal
Portaria nº 019, de 22/02/2011	Coordenador do Curso de Especialização em Desenvolvimento de Produtos Eletrônicos	Nenhum	13

**Subtotal: 13**

### 4.2 Gts e Comissões

Portaria	Nome do GT/Comissão	CH Semanal
Portaria nº 2249, de 27/11/2013, da Reitoria	GT responsável pela concepção e elaboração de projeto para o Polo de Inovação do IFSC	1
Portaria a definir	Comissão de Elaboração do PPC do Curso de Mestrado em Engenharia Eletrônica.	2

**Subtotal: 3**

### 4.3 Representação

Portaria	Órgão/Entidade	CH Semanal
Portaria nº 024 de 2012	Membro do Conselho de pesquisa, pós-graduação e extensão	2
Portaria nº 109, de 03/06/2013	Membro do Núcleo Docente Estruturante do Curso de Engenharia Eletrônica	1
Termo de posse	Membro do Colegiado do DAELN	1

**Subtotal: 4**

## 5. Atividades Complementares (não informado)

## 6. Capacitação (não informado)

### Informações sobre avaliação do planejamento

Aprovado pela chefia em 12/03/2014 14:45:47

Avaliador: peraca

**Informações sobre preenchimento do plano**

**Preenchimento inicial**

07/03/2014 16:07:49

**Última alteração**

12/03/2014 12:34:13