

PSAD - Plano Semestral de Atividades Docentes: 2014/1

Dados Cadastrais	
Campus:	Florianópolis
Departamento:	Departamento Acadêmico de Eletrônica
Nome:	Marco Valério Miorim Villaça
Regime de trabalho:	40 horas DE
Efetivo:	Sim
Afastamento:	Não
Área principal de atuação:	ELETRÔNICA
Titulação:	Doutor

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Ensino	21.75	4. Administração e Representação	6.37
2. Didático pedagógicas	9.88	5. Complementares	0
3. Pesquisa e Extensão	2	6. Capacitação	0

1. Atividades de ensino

1.1 Aulas				
Curso	Componente Curricular	Duração Aula (Minutos)	Número de aulas no semestre	CH Semanal Calculada
Curso Técnico de Eletrônica	Introdução a Programação em Linguagem C	55	80	4.00
Curso Superior de Tecnologia em Sistemas Eletrônicos	Circuitos Elétricos III	55	80	4.00
Curso Superior de Tecnologia em Sistemas Eletrônicos	Sistemas de Controle	55	80	4.00

Subtotal: 12

1.2 Aulas de componentes curriculares novas				
Curso	Componente Curricular	Duração Aula (Minutos)	Número de aulas no semestre	CH Semanal Calculada
Curso de Engenharia Elétrica	Programação de Computadores I	55	60	3.75

Subtotal: 3.75

1.3 Atividades não incluídas acima - com atendimento de alunos		
Tipo	Informações adicionais	CH Semanal
Atendimento extra-classe a discentes		2
Orientação de trabalho de conclusão de curso	Ismael Bonato de Jesus	2
Outro	Orientação do Monitor de Circuitos Elétricos do CST de Sistemas Eletrônicos	2

Subtotal: 6

2. Atividade didático pedagógicas	
Atividade	CH Semanal
Atividade didático pedagógicas	7.88
Reuniões Pedagógicas	2.00

Subtotal: 9.88

3. Pesquisa e Extensão

3.1 Pesquisa

Aluno(s)	Documento aprovação	Título do Projeto	CH Ssemanal
Alexandre José Muller Kegler, Matheus Fischer, Bruno Machado Pacheco	Projeto aprovado na chamada MEC/SETEC/CNPq N ° 94/2013, termo de aceitação nº 0063288874655932	Desenvolvimento de Cabeçote de Corte com Tecnologia de Foco Automático em Alta Velocidade Para Máqui	2

Subtotal: 2

3.2 Extensão (não informado)

4. Atividades Administrativas e de Representação

4.1 Administração

Portaria	Função	CD/FG	CH Semanal
Aguardando emissão de portaria	Chefe do Laboratório de Sistemas Informatizados	Nenhum	2

Subtotal: 2

4.2 Gts e Comissões

Portaria	Nome do GT/Comissão	CH Semanal
199/2011 DG-CF-IFSC	Portal de Educação, Ciência e Tecnologia do Campus Florianópolis	2

Subtotal: 2

4.3 Representação

Portaria	Órgão/Entidade	CH Semanal
109/2013 DG-CF-IFSC	Núcleo Docente Estruturante do Curso de Engenharia Eletrônica	1
177/2013 DG-CF-IFSC	Núcleo Docente Estruturante do Curso Superior de Tecnologia em Sistemas Eletrônicos	1.37

Subtotal: 2.37

5. Atividades Complementares (não informado)

6. Capacitação (não informado)

Informações sobre avaliação do planejamento

Aprovado pela chefia em 13/03/2014 11:06:00

Avaliador: peraca

Informações sobre preenchimento do plano

Preenchimento inicial	Última alteração
07/03/2014 18:25:27	13/03/2014 11:04:43